

CURSO Bacharelado em Engenharia Elétrica		TURMA ENG ELET 10° AN		TURNO Noturno	PERÍODO LETIVO 2023.2
DISCIPLINA Eletrônica Digital	HORÁRIO SEX 19:00 22:00 60Min 3 Aula(S)TEÓRICA	CH 60	PROFESSOR JOSÉ JORGE DE OLIVEIRA NETO		

Nro Aula	Data da aula	Assunto	Nro Aula	Data da aula	Assunto
001	18/08/2023	Apresentação da Disciplina Apresentação do Plano de Curso e introdução aos conceitos fundamentais da eletrônica digital: Sistemas Numéricos	009	13/10/2023	Aula de Exercícios - Mapa de Karnaugh (Estudo dirigido) Exercitar a técnica de mapa de Karnaugh para resolução de circuitos
002	25/08/2023	Sistemas Numéricos, Códigos e métodos de detecção de erro Compreensão do sistema Hexadecimal, código BCD, Ascii e do método de detecção de paridade par	010	20/10/2023	Revisão 02 Revisar os conteúdos da segunda unidade, resolver exercícios e solucionar dúvidas
003	01/09/2023	Operações Lógicas e Álgebra Booleana Compreensão das operações Lógicas "e", "ou" e "negação", bem como da análise por meio da álgebra booleana	011	27/10/2023	Avaliação 02
004	08/09/2023	Revisão 01 Revisão dos conteúdos das Unidade I; Resolução de Exercícios e Dúvidas.	012	03/11/2023	Introdução ao FF Compreender o funcionamento do FF NAND
005	15/09/2023	Avaliação	013	10/11/2023	FF NOR e entradas síncronas Compreender a configuração de FF nor e introdução ao conceito de entradas sinc. e assinc.
006	22/09/2023	Teoremas da álgebra booleana Compreensão dos teoremas de simplificação de expressão booleana para a redução de circuitos digitais	014	17/11/2023	Flip Flop tipo D e JK com entradas assíncronas Compreender o funcionamento de flip-flop com entradas assíncrona e do FF tipo Ds
007	29/09/2023	Teoremas Booleanos, introdução aos circuitos combinacionais Exercícios dos teoremas da álgebra booleana, bem como a introdução de sua aplicação em circuitos combinacionais	015	24/11/2023	Circuitos sequenciais, revisão e resolução de exercícios Abordar e analisar circuitos sequenciais elementares, revisar os conteúdos da unidade III e resolução de lista
008	06/10/2023	Circuitos combinacionais Construção de Circuitos combinacionais a partir de problemas. Compreensão do método de mapa de Karnaugh para simplificação.	016	01/12/2023	Simpósio de Arquitetura Engenharia

Documento assinado eletronicamente

Professor: **JOSÉ JORGE DE OLIVEIRA NETO**

CPF:054.394.045-46

Email:neto.oliveira.273@gmail.com

Host Name:-12.1356,-38.4192

BR.America/Bahia Time Zone:null 2023-12-24 18:28:03.407

CURSO Bacharelado em Engenharia Elétrica		TURMA ENG ELET 10° AN		TURNO Noturno	PERÍODO LETIVO 2023.2
DISCIPLINA Eletrônica Digital	HORÁRIO SEX 19:00 22:00 60Min 3 Aula(S)TEÓRICA	CH 60	PROFESSOR JOSÉ JORGE DE OLIVEIRA NETO		

Nro Aula	Data da aula	Assunto	Nro Aula	Data da aula	Assunto
017	08/12/2023	Avaliação 03 - Entrega de Trabalho e Seminário			
018	01/01/1900	Segunda chamada III			
019	01/01/1900	Segunda Chamada II			
020	22/12/2023	Prova Final			

Documento assinado eletronicamente

Professor: **JOSÉ JORGE DE OLIVEIRA NETO**

CPF:054.394.045-46

Email:neto.oliveira.273@gmail.com

Host Name:-12.1356,-38.4192

BR.America/Bahia Time Zone:null 2023-12-24 18:28:03.407